

问题

| #    | 项目          | 跟踪 | 状态  | 问题归属          | 优先级 | 主题                                                                                              | 指派给 | 更新于              |
|------|-------------|----|-----|---------------|-----|-------------------------------------------------------------------------------------------------|-----|------------------|
| 3326 | 基站横联        | 错误 | 新建  |               | 普通  | EVM T4板卡，单向接收PDSCH未解对                                                                           | 赵 强 | 2025-05-26 09:50 |
| 3000 | 2.0基站产品化测试  | 错误 | 新建  | PHY           | 普通  | 【2.1.17P_Pre1T1】128用户大上行配比上下行UDP灌包3小时后phy出现“ allocation error ”后挂死                              | 赵 强 | 2025-03-24 11:53 |
| 2675 | 研发产品测试      | 错误 | 挂起  | PHY           | 普通  | [16p_T1准处验证]同频组网用例，SRS dft 开关配置2，SRS_MEAS结果不上报                                                  | 赵 强 | 2025-01-18 15:40 |
| 2473 | 2.0基站产品化测试  | 错误 | 挂起  | DU            | 普通  | 15Ppre1_T5版本，同频ng切换，目标侧概率收不到重配完成                                                                | 赵 强 | 2024-11-28 20:57 |
| 2458 | eMBB2.0 BBT | 错误 | 挂起  | PHY           | 普通  | 15P_Pre1T5版本，大上行双天线配置，4UE同时灌包上行达不到峰速                                                            | 赵 强 | 2024-11-28 20:53 |
| 2094 | 2.0基站产品化测试  | 错误 | 挂起  | CU            | 普通  | 基站峰值灌包业务下终端vonr并切换，目标侧切换流程终端没回重配完成                                                              | 赵 强 | 2024-12-06 15:04 |
| 2036 | 2.0基站产品化测试  | 错误 | 挂起  | DU, FPGA, PHY | 普通  | 2.1.14p_pre2_T5_patch版本，上行双天线，上行灌包380M，实际速率只能上来250M左右，误码率在10%左右，MCS始终在15—20之间，提单跟踪，该问题在T2版本同样出现 | 赵 强 | 2025-01-24 11:40 |
| 2002 | 2.0基站产品化测试  | 错误 | 挂起  | PHY           | 普通  | 2.1.15p_pre1版本，DMRS设置为1，上、下行灌包150M，实际均只能到20M左右，且上下行mcs均较低（5—10之间）                               | 赵 强 | 2024-12-06 11:36 |
| 1976 | 2.0基站产品化测试  | 错误 | 转测试 | PHY           | 普通  | 2.1.15p_pre1版本，上行双天线，开启上行rank自适应后，上行灌包只能上来单流的速率                                                 | 赵 强 | 2024-12-06 11:34 |