

问题

#	项目	跟踪	状态	问题归属	优先级	主题	指派给	更新于
3123	产品3.0平台	错误	已解决		普通	编译过程中会产生不能找到函数 PA_Ctrl_HardWare_Get错误。	李明新	2025-04-14 10:02
3101	产品3.0平台	错误	已解决		普通	rfic加载配置文件时,若json配置文件不正确,需要给出错误信息。现在的情况是Segmentation fault	李明新	2025-04-14 10:07
3067	基站横联	功能	进行中		普通	根据国产芯片(phy, ddr, emmc) 出一个ap_os 版本。	战弋戈	2025-05-13 10:35
3066	基站横联	功能	已解决		普通	恒联板卡tod, 1pps的功能测试及代码修改。	战弋戈	2025-04-09 19:35
3065	产品3.0平台	错误	新建		普通	当多个使用xshell 自动ssh连接基站时,在auth.log中疯狂打印accept错误。使用xshell连接2.0的ubuntu系统中没有这个问题。	战弋戈	2025-04-09 19:36
3064	基站横联	错误	已解决		普通	使用国产phy芯片YT8521SH时,出现不能读取phy id的问题,读出phy id全是f。	战弋戈	2025-04-09 19:34
2991	产品3.0平台	功能	已解决		普通	在rfic_a.out 中增加单测功能,方便同产品测试。	李明新	2025-03-24 12:34
2862	产品3.0平台	错误	已解决		普通	cpe板子丢失文件,导致没有正确配置。	战弋戈	2025-03-13 09:41
2861	产品3.0平台	错误	已解决		普通	gnb04 突然出现校准错误,错误信息如下	宁永明	2025-03-11 16:40
2795	产品3.0平台	功能	已解决		普通	更新系统时间	战弋戈	2025-04-14 11:42
2789	产品3.0平台	功能	已解决		普通	为防止内存不够的问题,增加swap分区备用。	战弋戈	2025-03-03 15:11
2721	产品3.0平台	错误	已解决		普通	在使用串口启动时,很容易发生进入第一级uboot的情况。反复插拔串口也是会进入到这个状态。	战弋戈	2025-03-13 09:52
2716	产品3.0平台	错误	已关闭		紧急	ap_driver.so 基站没有信号发出 gdb 看到 pru配置参数有值了但从现象来看 基站应该还是没有发出来信号	战弋戈	2025-03-10 15:26
2692	产品3.0平台	错误	挂起		普通	长时间运行GPS时,会出现获取GPS时间飘的问题。	战弋戈	2025-04-18 09:46
2691	产品3.0平台	错误	已解决		普通	GPS 出现lock_flag 一直不能锁定的,板卡上的GPS同步灯显示已经同步了。	战弋戈	2025-04-16 10:11
2608	产品3.0平台	错误	已关闭		普通	/sbin/init 进程占用的cpu会产生抖动 有时能达到60%	战弋戈	2025-03-10 15:26
2607	产品3.0平台	错误	已解决		普通	sshd 的某一进程占用核1 太多,总体表现占用核1 100%	战弋戈	2024-12-30 18:04
2540	2.0基站产品化测试	需求CR	已解决	DRV	普通	ahead 改成文件中获取,文件默认原来值	战弋戈	2025-04-11 09:30
2539	2.0基站产品化测试	需求CR	已解决	DRV, PRU	普通	mru合并ru数减少	杨晋	2025-03-19 16:36
2538	2.0基站产品化测试	功能	已解决	DRV	普通	mru跳过和告警	黄毅	2025-01-09 11:35
2064	2.0基站产品化测试	需求CR	已解决	DRV	普通	FX200增加了一种新板卡(civ芯片), au出对应fpga版本, dev中增加AU civ板卡为类型4的支持	战弋戈	2024-10-15 11:49
2063	2.0基站产品化测试	任务	已关闭	FPGA	普通	重新合入频点配置时间优化功能	杨晋	2024-10-15 10:31
1930	2.0基站产品化测试	需求CR	已解决	PRU	普通	RU频点配置时间优化	战弋戈	2024-10-15 11:47
1929	2.0基站产品化测试	需求CR	已解决	DRV	普通	对极芯RU, CPRI, ECPRI版本进行合并	战弋戈	2024-10-15 11:27
1756	2.0基站产品化测试	错误	已解决	DRV	普通	RU web升级时,偶尔会出现CRC错误。	战弋戈	2024-10-15 11:42
1622	2.0基站产品化测试	需求CR	已解决	DRV	低	界面增加AU, RU升级按钮。可以跟升级包一起升级,也可单独升级。	战弋戈	2024-10-15 11:55
1575	2.0基站产品化测试	需求CR	已解决	DRV	普通	40M 小区修改	战弋戈	2024-10-15 11:54
1546	2.0基站产品化测试	需求CR	已关闭	DRV	普通	根据清华项目要求增加实时设置小区发射功能。		2024-08-19 16:38
1535	2.0基站产品化测试	需求CR	新建	DRV, FPGA	普通	优化dev 启动时间。		2024-01-18 11:31
1437	STUE(国产化平台)	错误	已关闭		普通	STUE FH RX 数据只能跑一次,怀疑内存地址有问题。从fpga看, rx的描述符地址跟demo发送的地址不太一样,没有对齐。	战弋戈	2023-11-28 15:45

#	项目	跟踪	状态	问题归属	优先级	主题	指派给	更新于
1428	2.0基站产品化测试	需求CR	已关闭	DRV	普通	修改au告警寄存器地址，增加告警配置开关，修改gps跟1588的打印信息。	战 弋 戈	2023-11-28 12:31
1420	STUE(国产化平台)	功能	转测试		普通	在STE设置频偏时，可以根据主板型号进行设置。		2023-11-28 15:47
1406	2.0基站产品化测试	需求CR	已关闭	DRV	普通	针对上行没有数据，配合fpga定位问题，修改au告警寄存器地址，增加告警配置开关，修改gps跟1588的打印信息。	战 弋 戈	2023-12-26 18:26
1387	STUE(国产化平台)	错误	已解决		普通	飞腾arm处理器下，用Fecdemo1测试，会出现DecodeRX速率增加的情况。		2023-11-16 12:15
1386	STUE(国产化平台)	错误	已解决		普通	飞腾arm处理器下，用fhdemo测试，会出现RX减半的情况。	杨 晋	2023-11-27 16:41
1382	STUE(国产化平台)	错误	转测试		普通	飞腾arm处理器下，用fecdemo1测试，只有重启后第一次，才会出现解码信息。	杨 晋	2023-11-16 12:16
1366	STUE(国产化平台)	错误	已解决		普通	phy不能读取到tti值		2023-10-30 10:27
1303	2.0基站产品化测试	错误	已关闭	DRV	普通	14P_pre2的版本发布中，会引起phy异常退出，不能获取到tti值等。对dev告警相关代码进行注释。	战 弋 戈	2023-11-28 14:03
1301	2.0基站产品化测试	错误	已关闭	DRV	普通	在phy调用接口devices_ready时，当GPS与1588都同步时会返回0，当关闭sys.cfg中的ptp选项时，也会返回0。	战 弋 戈	2023-11-28 12:28
1297	2.0基站产品化测试	需求CR	已解决	DRV	高	在dev中，增加对极芯RU的支持。	战 弋 戈	2024-10-15 11:31
1260	2.0基站产品化测试	需求CR	已关闭	DRV	高	DEV,RU,AU告警上报。	杨 凯	2024-07-10 17:33
1222	BA5000平台	需求CR	已解决	DRV	普通	增加一个FHDEMO的初始化流程配置	战 弋 戈	2023-08-16 18:04
1210	2.0基站产品化测试	任务	已关闭	DRV	普通	将dev_om原先在界面打印的输出，写入log。	战 弋 戈	2024-07-10 17:32
1209	2.0基站产品化测试	错误	已关闭	DRV	普通	在13P_pre1版本中出现RU温度不能显示。		2024-07-10 17:32
1208	2.0基站产品化测试	任务	已关闭	DRV	普通	当中心频点是5G时，pru_lo大于等于0时，dlfreq需要减去配置值，当配置的pru_lo为-1时，需要减去默认值PRU_LO	战 弋 戈	2024-02-29 20:31
1202	BA5000平台	任务	已关闭	DRV	普通	根据au寄存器，查询几个RU在位。	战 弋 戈	2023-08-24 17:36
1201	BA5000平台	任务	新建	DRV	普通	当cu或du或phy崩溃时，增加FPGA日志记录。	战 弋 戈	2023-07-06 10:07
1200	BA5000平台	任务	已解决	DRV	普通	对spectral_offset_s结构体可以进行正负值的设置。	战 弋 戈	2023-07-11 11:07
1196	BA5000平台	错误	挂起	DRV, FPGA, PRU	普通	PL eth通道在进行udp测试小于64字节包测试时，会出现丢包现象。	杨 晋	2023-10-24 10:08
1178	BA5000平台	错误	已关闭	DRV	普通	修改dev_om的所有输出改为日志	战 弋 戈	2023-08-24 17:30
1176	BA5000平台	错误	已解决	DRV	普通	新国产平台，编译驱动出现错误。	战 弋 戈	2023-07-11 11:08
1152	BA5000平台	错误	新建	DRV, FPGA	普通	PL eth网卡udp报文x86->ps环回测试，当发送的udp报文为1字节时，x86->ps的过程中，ps端没有收到。	杨 晋	2023-06-20 09:49
1143	Plantform	错误	新建	DRV, FPGA, 系统	普通	x86发送udp数据报文到ps端，当数据报文长度是1时，ps端抓包没有收到。		2023-06-06 11:50
1142	Plantform	错误	新建	DRV, FPGA, 系统	普通	PL eth网卡发送TCP数据报文时，数据长度从1发送到7字节时，发现ps端没有收到报文。其他报文正常收到。		2023-06-06 11:26
1141	Plantform	错误	新建	DRV, FPGA, 系统	普通	ICMP报文少了2个字节，发现PL字节序存在问题，修改后重新验证		2023-06-06 11:17
1113	2.0基站产品化测试	错误	已关闭	DRV	普通	针对不同RU,设置发送衰减值。		2023-05-26 10:35
1112	2.0基站产品化测试	错误	已关闭	DRV	普通	1588发送会出现错误。	战 弋 戈	2024-07-10 17:32
1111	2.0基站产品化测试	错误	已关闭	DRV	普通	在进行600M RU设置频点时，会出现RU频点读取错误。	战 弋 戈	2024-07-10 17:32

#	项目	跟踪	状态	问题归属	优先级	主题	指派给	更新于
1109	研发产品测试	需求CR	已解决	PRU	普通	PRU linux版本对齐裸机版13P		2023-07-26 09:38
1093	BA5000平台	错误	已解决	系统	普通	在进行Linux版本RU移植eth1过程中，裸机程序发送接收能收到数据，linux版本的驱动只能发送不能接收到PL环回的数据。	战 弋戈	2023-05-24 12:24
1027	BA5000平台	任务	已解决	DRV	高	MultiRU版本中，根据yang模型的具体配置进行ecpri的绑定设置，在发送1588报文时，根据yang的配置进行设置eport端口。	战 弋戈	2023-05-24 12:28
1023	2.0基站产品化测试	错误	已关闭	DRV	普通	Multi RU版本中，在不重启机器的情况下，运行demo测试，第二次重启fhdemo时，没有RX接收。	战 弋戈	2024-07-10 17:31
1017	600/5800转频终端 & 5.8G PRU	错误	新建	FPGA, PRU	高	通过dev配置频点后，概率性产生读取频点卡住的情况。		2023-01-10 03:47
922	2.0基站产品化测试	错误	已关闭	DRV	普通	在gnb-ru中的yang配置页面中，出现dl_freq等字段，建议去掉。	周 磊	2022-12-24 18:50
837	BA5000平台	错误	新建		普通	在正式发布版本中，不管是否启动的RU，都要等待40s，进行优化处理。		2022-05-19 17:41
827	BA5000平台	功能	新建		普通	PRU温度，功率查询		2022-05-19 14:59
749	BA5000平台	任务	新建		普通	增加时间默认样点配置时，使用配置文件进行设置。	战 弋戈	2021-12-27 15:44
739	BA5000平台	错误	新建		普通	fpga的PS系统，在进行写入flash时，每次只能写入256字节，不能一次写入更多的数据。		2021-12-14 19:41
722	BA5000平台	错误	已关闭	DRV	普通	在增加根据板卡信息来决定是否要进行DAC后，在245上整体运行时，会出现undefined symbol: _ZN8RfChanIfC1Eii	战 弋戈	2023-08-24 17:32
705	BA5000平台	错误	新建		普通	在跑Fecdemo1时，第一次跑正常，中断后第二次跑会出现只有发送，没有接收的情况。	战 弋戈	2021-12-02 17:35
703	BA5000平台	错误	已关闭		普通	在测试fhdemo过程中，发现rx的请求一开始会发送两次，但一直不会释放。	杨 晋	2021-11-18 20:53
681	BA5000平台	错误	已解决		普通	北邮环境 ubuntu Ubuntu 20.04 (内核5.8.x)；主机 Dell POWEREDGE T640，ko中ioremap_nocache函数内核5.8.x版本不支持，重新修改支持。	战 弋戈	2021-11-02 11:33
678	STE	错误	已解决	DRV, FPGA	普通	ste fpga 个别FPGA版本会出现启动后，屏蔽接收，只有发送时会出现没有输出的现象。	战 弋戈	2023-12-11 10:15
674	BA5000平台	错误	已解决	DRV, FPGA	普通	fhdemo 绑定cpu后，接收时出现rx_seq跟 ttiCount 逐渐增大的情况。	杨 晋	2023-06-29 10:12
673	BA5000平台	错误	已解决		普通	fhdemo tti 丢失	战 弋戈	2021-10-26 15:27
666	BA5000平台	错误	挂起		普通	长时间跑FecDemo1即不等待版本用例，跑一段时间后会只有编码，没有解码的现象。		2021-10-15 19:01
665	BA5000平台	错误	新建		普通	长时间跑FecDemo1即不等待版本用例，跑一段时间后会只有编码，没有解码的现象。		2021-10-15 19:07