

PRU - 错误 #1025

pru上电卡在fsbl阶段

2023-01-31 22:37 - 匿名用户

状态:	新建	开始日期:	2023-01-31
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:	开发	预期时间:	0.00 小时
目标版本:	YZR-NR-P v2.0.0	耗时:	0.00 小时
问题归属:	PRU		

描述

描述：pru 卡在fsbl, 无法FPGA Done

如下图

0

PCAP DMA DEST ADDR 0xF800701C: 0xFFFFFFFF

1

PCAP DMA SRC LEN 0xF8007020: 0x00427028

2

PCAP DMA DEST LEN 0xF8007024: 0x00427028

3

PCAP ROM SHADOW CTRL 0xF8007028: 0xFFFFFFFF

4

PCAP MBOOT 0xF800702C: 0x0000C000

5

PCAP SW ID 0xF8007030: 0x00000000

6

PCAP UNLOCK 0xF8007034: 0x757BDF0D

7

PCAP MCTRL 0xF8007080: 0x30800100

8

.....

9

0

DMA Done !

1

2

3

FPGA Done !

4

5

In FsblHookAfterBitstreamDload function

6

Partition Number: 2

7

Header Dump

8

Image Word Len: 0x0001C004

9

Data Word Len: 0x0001C004

0

Partition Word Len:0x0001C004

1

Load Addr: 0x00100000

2

Exec Addr: 0x00100000

3

Partition Start: 0x0042E600

4

Partition Attr: 0x00000010

5

Partition Checksum Offset: 0x00000000

6

Section Count: 0x00000001

7

Checksum: 0xFF97D782

8

Application

9

Handoff Address: 0x00100000

0

In FsblHookBeforeHandoff function

1

SUCCESSFUL_HANDOFF

2

FSBL Status = 0x1

3

4

5

*****IQX7400 PRU CH4 TRXLOOP TEST begin *****

6

7

8

文件

飞书20230131-143634.jpg	231 KB	2023-01-31	匿名用户
-----------------------	--------	------------	------