

研发产品测试 - 功能 #1030

DU PDCCH聚合等级自适应

2023-02-06 19:52 - 匿名用户

状态:	已解决	开始日期:	2023-02-06
优先级:	普通	计划完成日期:	
指派给:	冯 跃刚	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.11P	CPU类型:	
目标解决问题版本:	Rel_2.1.12P		
描述			
增加PDCCH 聚合等级自适应的功能，根据CSI RS上报的信道情况，自适应调整UE的DCI聚合等级，以适应不同用户的接收环境性能需求，节省DCI资源并提高边缘用户性能			

历史记录

#1 - 2023-03-28 12:01 - 匿名用户

- 指派给 从 匿名用户 变更为 冯 跃刚

#2 - 2023-04-14 18:57 - 冯 跃刚

代码已经完成，并对代码进行了研发内部测试。
下一步：与DU同事进行code review.

#3 - 2023-04-23 18:09 - 冯 跃刚

YANG做了相应参数修改。
通过yzmmWeb修改新增参数，并通过分析debug log进行了参数有效性的测试验证。

#4 - 2023-04-23 18:30 - 冯 跃刚

- 文件 PDCCH Aggregation Level自适应调整_开发记录.docx 已添加

#5 - 2023-04-23 18:32 - 冯 跃刚

- 状态 从 新建 变更为 已解决

#6 - 2023-04-28 12:34 - 冯 跃刚

- 文件 PDCCH Aggregation Level自适应调整_开发记录 - v2.docx 已添加

文件

PDCCH Aggregation Level自适应调整_开发记录.docx	64.6 KB	2023-04-23	冯 跃刚
PDCCH Aggregation Level自适应调整_开发记录 - v2.docx	81 KB	2023-04-28	冯 跃刚