

NR - 错误 #107

功能 # 84 (挂起): 上行同步功能开发

同步信道在新平台测试接收数据错误

2020-04-28 10:04 - guo hanlin

状态:	已解决	开始日期:	2020-04-28
优先级:	高	计划完成日期:	2020-04-29
指派给:		% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
移植到新的平台后，同步信道从FPGA获取的数据错误，初步分析为TA设置不正确，旧平台的TA设置为9，新平台是8，待验证			

历史记录

#1 - 2020-04-28 10:05 - guo hanlin

- 状态从 *新建* 变更为 *进行中*

#2 - 2020-05-19 16:45 - guo hanlin

- 状态从 *进行中* 变更为 *已解决*

FPGA与X86 IQ顺序不一致

#3 - 2021-02-25 16:16 - guo hanlin

- % 完成 从 0 变更为 100