

## eMBB2.0 BBIT - 错误 #1072

### 【yzmm】12pre2临时版本，2.5ms配置下时延超长

2023-03-08 16:59 - 刘 刘新波

状态:	已解决	开始日期:	2023-03-08
优先级:	高	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.12P	CPU类型:	
目标解决问题版本:	Rel_2.1.12P		
<b>描述</b>			
基站版本：el_2.1.12P_Pre2_Xeon 核心网版本：YZ-Core50000_Rel_3.0.2 终端CPE版本：四信 FNR100V1.1 YZMM：yzmm-V2.1.12P_pre2 其他：5.8GHz环境 问题描述： 1、2.5ms配置下，下行平均时延20ms、比预期10ms高一倍； 2、5.8G和3.5G环境下，测试结果一样；			
<b>相关的问题:</b>			
关联到 2.0基站产品化测试 - 错误 #1411: ping包时延大于10ms		已关闭	2023-11-15

## 历史记录

#1 - 2023-03-13 14:33 - 匿名用户

- 状态从 新建 变更为 进行中

经过和周磊在多ue环境测试，降低了MCS(保证没有误码)，减小了SR的周期(确保上行更快获得调度)；  
2.5ms子帧配比的平均时延12ms，  
进一步降低时延需要修改DU和PHY接口的提前量(减少一个slot)。

#2 - 2023-03-27 16:32 - 刘 刘新波

- 优先级从 普通 变更为 高

#3 - 2023-04-26 15:27 - 刘 刘新波

- 文件 2.5ms时延补充测试-0426.docx 已添加

2023-04-26：固定mcs条件下测试2.5ms配置时延，mcs分别固定5/8/15/20/23，与mcs动态变化（起始8，最大23）对比测试，双向时延均不小于12ms，仍然大于10ms（详细结果见附件文档）

#4 - 2023-11-21 14:22 - 匿名用户

- 关联到 错误#1411: ping包时延大于10ms 已添加

#5 - 2024-02-26 16:28 - 匿名用户

- 状态从 进行中 变更为 已解决

## 文件

2.5ms时延测试（12pre2版本）.doc	6.43 MB	2023-03-08	刘 刘新波
2.5ms时延补充测试-0426.docx	713 KB	2023-04-26	刘 刘新波