

## NR - 错误 #108

功能 # 84 (挂起): 上行同步功能开发

### x86与FPGA对IQ数据的定义不同

2020-04-29 20:04 - guo hanlin

状态:	已关闭	开始日期:	2020-04-29
优先级:	高	计划完成日期:	2020-04-30
指派给:		% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
<b>描述</b>			
x86发端的数据IQ与接口文档中的IQ数据位置定义不同			

### 历史记录

#1 - 2021-02-25 16:11 - guo hanlin

- 状态从 *新建* 变更为 *已关闭*

#2 - 2021-02-25 16:16 - guo hanlin

- % 完成从 0 变更为 100