

Platform - 错误 #11

yzrt_v1 发送打桩无输出

2019-08-07 11:09 - 匿名用户

状态:	已关闭	开始日期:	2019-08-07
优先级:	普通	计划完成日期:	2019-08-09
指派给:		% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
流程, x86>ifft_top>data_align_tx>rf_interface_top.dds正常, rf_interface_top正常			
【19.8.7】发现问题, data_align_tx, 由于x86给的header同本地计数差距大于1sfrm, 导致卡死, 正修复			
子任务:			
错误 # 12: ifft核输出ffff			已关闭
错误 # 14: head的数据格式错位			已关闭
错误 # 15: 本地head同预期head的差值超出限值			已关闭
错误 # 16: x86下发head的frm低于f			已关闭
错误 # 18: fpga收到的head异常, 跳变			已关闭
错误 # 19: 正常发送无波形输出			已关闭
错误 # 20: x86更新时戳卡顿			已关闭
错误 # 21: tlc_rpFIFO为空			已关闭
错误 # 22: si5341反反复复无法同步			已关闭
功能 # 23: 增加维测			已关闭

历史记录

#1 - 2019-08-14 09:55 - 匿名用户

已经可以正常输出, 根据x86的数据, 应当输出两个峰, 实际检测可以输出两个峰。

#2 - 2019-08-26 11:34 - 匿名用户

已完成, 射频发送可以在频谱仪看到预期的波形。

#3 - 2019-08-26 11:34 - 匿名用户

- 状态从 **新建** 变更为 **已解决**

#4 - 2019-09-17 12:08 - 高峰

- 状态从 **已解决** 变更为 **已关闭**