

NR - 错误 #115

功能 # 84 (挂起): 上行同步功能开发

无法进入同步任务

2020-05-14 12:57 - guo hanlin

状态:	已解决	开始日期:	2020-05-14
优先级:	高	计划完成日期:	
指派给:	zhang kongjun	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
现象为偶现，发生在开机后第一次运行程序，从log和打印看没有进入同步			

历史记录

#1 - 2020-05-14 12:59 - guo hanlin

- 状态从 *新建* 变更为 *进行中*

已在sync_callback加入异常分支打印，尝试复现问题，等待进一步定位

#2 - 2020-05-19 16:43 - guo hanlin

- 状态从 *进行中* 变更为 *已解决*

- 指派给从 guo hanlin 变更为 zhang kongjun

- % 完成从 0 变更为 100

开机后第一次运行无法进入同步，FPGA定位到问题：读描述符时间过长，fifo溢出