

eMBB2.0 BBIT - 错误 #1151

【13pre1版本】MRU测试三RU配不下去

2023-06-08 10:28 - 陈 晓盟

|           |             |           |            |
|-----------|-------------|-----------|------------|
| 状态:       | 已解决         | 开始日期:     | 2023-06-08 |
| 优先级:      | 高           | 计划完成日期:   |            |
| 指派给:      | 陈 晓盟        | % 完成:     | 0%         |
| 类别:       |             | 预期时间:     | 0.00 小时    |
| 目标版本:     |             | 耗时:       | 0.00 小时    |
| 问题归属:     | FPGA        | FPGA板卡类型: |            |
| 发现问题版本:   | Rel_2.1.13P | CPU类型:    |            |
| 目标解决问题版本: | Rel_2.1.13P |           |            |

描述

基站版本：13pre1  
核心网版本：YZ-Core50000\_Rel\_3.0.2  
其他：5.8GHz环境  
问题描述：  
1、起三层起不来，第三个RU配不下去

历史记录

#1 - 2023-06-08 10:30 - 杨 晋

- 状态从 新建 变更为 进行中
- 优先级从 普通 变更为 高

昨天发现第3个RU的版本号没有读回，定位是ru代码中有个generate语句中信号位宽问题，修改后，3ru可以配置完成。

#2 - 2023-06-08 10:32 - 杨 晋

晓盟把三RU跑起来后，终端可以接入。  
FPGA查看调测，第三个ru没有一直参与合并，需要继续定位一下

#3 - 2023-06-09 11:34 - 杨 晋

- 状态从 进行中 变更为 转测试

发现问题是因为第三个ru调度后数据到达晚，FPGA内部一个等待时间不够长，重出版本后，3个RU都参与了合并。

#4 - 2023-06-09 11:35 - 杨 晋

- 指派给从 杨 晋 变更为 陈晓盟

#5 - 2023-06-29 12:01 - 杨 晋

- 状态从 转测试 变更为 已解决