

## 2.0基站产品化测试 - 错误 #1281

Rel\_2.1.14p\_pre2,phy core dump

2023-08-28 12:05 - 周磊

状态:	已关闭	开始日期:	2023-08-28
优先级:	普通	计划完成日期:	
指派给:	吕国荣	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	PHY	FPGA板卡类型:	115P+PRU
发现问题版本:	Rel_2.1.14P	CPU类型:	Xeon-gold5218(宝德)
目标解决问题版本:	Rel_2.1.14P		

<b>描述</b> 简述 : Rel_2.1.14p_pre2,phy core dump 测试版本 : Rel_2.1.14p_pre2+YZS_PRU_V2.0.68_0825 问题描述 : Rel_2.1.14p_pre2,phy core dump
---

<b>相关的问题:</b> 关联到 2.0基站产品化测试 - 错误 #1139: 2.1.13p_pre1版本, 稳定性长跑时出现phy挂死, 初... 进行中 2023-06-06
---

### 历史记录

#1 - 2023-08-28 12:09 - 吕国荣

- 状态从 新建 变更为 进行中

PHY 内部的irq中断 被其他线程阻塞导致异常挂死, 正在确认规避方案;

调整软中断的绑定的coreid;

目前发现 三种服务器均有这个问题;

#2 - 2023-09-01 14:54 - 吕国荣

- 关联到 错误#1139: 2.1.13p\_pre1版本, 稳定性长跑时出现phy挂死, 初步定位原因是: 前传数据头里面的slot 来早了, 和tti的slot相等, 正常应该比tti的slot小1 已添加

#3 - 2023-11-07 17:32 - 吕国荣

【11.07】近期2.41 出现过这个问题, 去掉转接线之后, 没有出现;

#4 - 2024-01-24 14:46 - 吕国荣

- 状态从 进行中 变更为 已关闭

### 文件

phy core dump.rar	10.2 MB	2023-08-28	周磊
-------------------	---------	------------	----