

研发产品测试 - 功能 #1290

DU支持500UE

2023-08-30 10:33 - 匿名用户

状态:	进行中	开始日期:	2023-08-30
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.14P	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		
描述			
为了支持500UE，DU进行评估和修改			

历史记录

#1 - 2023-08-30 10:38 - 匿名用户

- 文件 500UE-DU评估.pptx 已添加
- 状态从 新建 变更为 进行中

#2 - 2023-08-30 10:45 - 匿名用户

针对调度和资源分配可能出现的一个TTI 500us无法处理完成的情况，经过走读代码和思考可采用的修改点如下：

- 1.调度与资源分配分开，调度完成后，给出调度后列表并发送事件给资源分配实体进行频域资源分配处理，让调度和资源分配可以并行进行；
- 2.取消资源预分配(最少4RB可用)的检查，每个slot开始调度前都已经清空了资源占用，只有广播和随机接入msg2/3会提前占用资源，可以采用判断slot已使用RB的方式进行判断；
- 3.pdcch candidate位置提前计算好，可以不用每次分配PDCCH时进行计算；
- 4.内存优化，(1)
下行数据包从udp入口直接使用DU静态内存；避免了反复的NGP内存操作时延；(2)Harq初始化时分配WLS内存，后续MAC+RLC组包以及填写接口直接使用该内存，可以避免NGP和WLS内存的反复申请释放操作；
- 5.MAC组包头(MAC CE的组包不变)放到RLC组包位置，避免重复的逐个包循环；
- 6.上行BSR更新需要考虑优化，不区分优先级的话考虑直接加到ulUeLst队尾；

下行BO更新和优先级列表添加需要修改上述后实测评估，看是否需要继续优化。

#3 - 2023-09-26 17:39 - 匿名用户

内存优化：下行在RLC和MAC使用wls接口内存(避免内存反复申请和拷贝),已经完成。

AM和UM模式都已经自测通过，待有环境时多终端长时间测试看看。

文件

500UE-DU评估.pptx	628 KB	2023-08-30	匿名用户
-----------------	--------	------------	------