

NR - 错误 #132

功能 # 84 (挂起): 上行同步功能开发

同步信道对发测试CRC错误

2020-06-08 10:59 - guo hanlin

状态:	已关闭	开始日期:	2020-06-03
优先级:	普通	计划完成日期:	2020-06-11
指派给:	guo hanlin	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			

描述
对发测试时出现CRC偶尔全错，偶尔错误率在10%左右。 测试方案如下： 首先使用新的衰减保证衰减平衡 1. 采数后仿真，分析星座图 2. 分析信道估计结果 3. 射频同源，在时钟同步的情况下验证频偏调整是否有问题 4. FPGA采数，查看是否因功率太大饱和

历史记录

#1 - 2021-02-25 16:12 - guo hanlin

- 状态 从 新建 变更为 已关闭

#2 - 2021-02-25 16:16 - guo hanlin

- % 完成 从 0 变更为 100