

研发产品测试 - 错误 #1440

K项目外场测试，prach和pusch冲突，造成误码

2023-11-28 17:49 - 匿名用户

状态:	已解决	开始日期:	2023-11-28
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.14P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		
描述			
外场测试发现prach和pusch频域资源存在冲突，造成误码			

历史记录

#1 - 2023-11-28 17:53 - 匿名用户

- 状态 从 新建 变更为 进行中

在实验室设置与外场一样的prach 格式，抓取log发现，prach的资源预留存在问题：

1.对于协议表的理解，没有将协议中的subframe 转换成30khz子载波间隔对于的slot，从而在错误的slot上预留资源；

2.对于长格式占用多个时隙的prach，仅预留了一个slot的资源；

考虑修改方法，待修改后验证。

#2 - 2023-12-01 15:18 - 匿名用户

- 文件 prach.jpg 已添加

- 状态 从 进行中 变更为 转测试

梳理了一遍各个格式的prach，slot，ssb occasion，prb映射的关系，完成了各个prach格式RB资源预留的修改。

修改后的代码，针对PHY支持的四种PRACH格式均进行了测试，手机能够接入并且prach资源预留正确。

有一个注意点：prach的RB资源需要注意不要与common pucch重叠，不然DU会因资源校验失败而无法启动。

prach长短格式依赖表

1.5 prach各种格式的配置要求

	A	B	C	D	E	F	G
1	prach格式	PRACHConfigIndex	时域长度	子帧配比要求	发送帧号	发送slot位置(0-19)	起始symbol位置
2	短格式B4	160	12symbol	都支持	每个帧	19	2
3	短格式C2	202	6symbol	都支持	每个帧	19	8
4	长格式0	3	2slot	都支持	偶数帧	18,19	0
5	长格式	7	2slot	都支持	每个帧	18,19	0
6	长格式1	33	6slot	大上行配比	每个帧	14-19	0

#3 - 2024-02-18 10:48 - 匿名用户
- 状态从 转测试 变更为 已解决

文件

prach.jpg	81.7 KB	2023-12-01	匿名用户
-----------	---------	------------	------