

## 2.0基站产品化测试 - 错误 #1684

有一块fx200板卡，reboot后第一次跑三层，出现tti和数据时隙不一致

2024-04-08 10:46 - 周磊

状态:	挂起	开始日期:	2024-04-08
优先级:	低	计划完成日期:	
指派给:	杨晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DRV, FPGA	FPGA板卡类型:	115P+PRU
发现问题版本:	Rel_2.1.14P	CPU类型:	Xeon-gold5218(宝德)
目标解决问题版本:	Rel_2.1.15P		

<b>描述</b>
简述：41环境reboot后第一次，tti和数据时隙不一致 测试版本：Rel_2.1.14p_pre2T5 问题描述：41环境reboot后第一次，tti和数据时隙不一致,目前此现象只在基站41上出现

### 历史记录

#1 - 2024-04-09 17:53 - 杨晋

- 状态从新建变更为进行中

#2 - 2024-04-26 16:53 - 杨晋

查看fpga调测，发现tti和数据进入dma之前时间的间隔是正确的。应该是dma相关问题

#3 - 2024-04-26 16:54 - 杨晋

在41环境更换了另外两块板卡，都没有这个问题。说明这个问题与板卡差异有关系

#4 - 2024-07-09 18:04 - 杨晋

- 主题从41环境reboot后第一次，tti和数据时隙不一致变更为有一块x200板卡，reboot后第一次跑三层，出现tti和数据时隙不一致

- 优先级从普通变更为低

- 发现问题版本从Rel\_2.1.15P变更为Rel\_2.1.14P

- 问题归属DRV已添加

#5 - 2024-12-27 16:48 - 杨晋

- 状态从进行中变更为挂起