

2.0基站产品化测试 - 错误 #1702

修改mcs跳变问题中使用pusch sinr映射sinr的问题。

2024-04-15 14:22 - 赵 晓辉

|                           |             |           |            |
|---------------------------|-------------|-----------|------------|
| 状态:                       | 已关闭         | 开始日期:     | 2024-04-15 |
| 优先级:                      | 普通          | 计划完成日期:   |            |
| 指派给:                      |             | % 完成:     | 100%       |
| 类别:                       |             | 预期时间:     | 0.00 小时    |
| 目标版本:                     |             | 耗时:       | 0.00 小时    |
| 问题归属:                     | DU          | FPGA板卡类型: |            |
| 发现问题版本:                   | Rel_2.1.14P | CPU类型:    |            |
| 目标解决问题版本:                 | Rel_2.1.14P |           |            |
| 描述                        |             |           |            |
| 删除使用pusch sinr映射mcs的这个部分。 |             |           |            |

历史记录

#1 - 2024-04-20 16:04 - 马 纪元

- 状态 从 新建 变更为 转测试
- % 完成 从 0 变更为 100

AMC在调整时会使用CRC上报中的SNR，这个SNR波动比较大，容易导致MCS的波动。目前在代码中关闭CRC SNR对MCS的调整。

#2 - 2024-04-20 16:14 - 马 纪元

- 文件 yzrt\_du\_20240420112741.zip 已添加

Line 168: [04-20 11:27:41.699][DBG\_23]ysUlmHdlCrcInd: crntTime[100 0] RNTI<sup>17020</sup> CrcIndTime[99 17] pCrcInfo->isFailure<sup>1</sup> crcNum<sup>1</sup> SNR<sup>22</sup> RSRP[-68] nTA<sup>31</sup> ta pres<sup>0</sup> ta value<sup>0</sup>  
Line 190: [04-20 11:27:41.699][DBG\_23]ysUlmHdlCrcInd: crntTime[100 0] RNTI<sup>17020</sup> CrcIndTime[99 18] pCrcInfo->isFailure<sup>1</sup> crcNum<sup>1</sup> SNR<sup>21</sup> RSRP[-68] nTA<sup>31</sup> ta pres<sup>0</sup> ta value<sup>0</sup>  
Line 200: [04-20 11:27:41.699][DBG\_23]ysUlmHdlCrcInd: crntTime[100 1] RNTI<sup>17020</sup> CrcIndTime[99 19] pCrcInfo->isFailure<sup>1</sup> crcNum<sup>1</sup> SNR<sup>18</sup> RSRP[-69] nTA<sup>31</sup> ta pres<sup>0</sup> ta value<sup>0</sup>  
Line 275: [04-20 11:27:41.702][DBG\_23]ysUlmHdlCrcInd: crntTime[100 6] RNTI<sup>17020</sup> CrcIndTime[100 3] pCrcInfo->isFailure<sup>0</sup> crcNum<sup>1</sup> SNR<sup>21</sup> RSRP[-68] nTA<sup>31</sup> ta pres<sup>0</sup> ta value<sup>0</sup>  
Line 285: [04-20 11:27:41.702][DBG\_07]ysUlmHdlCrcInd: crntTime[100 7] RNTI<sup>17020</sup> CrcIndTime[100 4] pCrcInfo->isFailure<sup>0</sup> crcNum<sup>1</sup> SNR<sup>20</sup> RSRP[-68] nTA<sup>31</sup> ta pres<sup>0</sup> ta value<sup>0</sup>  
Line 296: [04-20 11:27:41.703][DBG\_23]ysUlmHdlCrcInd: crntTime[100 8] RNTI<sup>17020</sup> CrcIndTime[100 5] pCrcInfo->isFailure<sup>0</sup> crcNum<sup>1</sup> SNR<sup>20</sup> RSRP[-68] nTA<sup>31</sup> ta pres<sup>0</sup> ta value<sup>0</sup>  
Line 305: [04-20 11:27:41.703][DBG\_07]ysUlmHdlCrcInd: crntTime[100 9] RNTI<sup>17020</sup> CrcIndTime[100 6] pCrcInfo->isFailure<sup>0</sup> crcNum<sup>1</sup> SNR<sup>22</sup> RSRP[-68] nTA<sup>31</sup> ta pres<sup>0</sup> ta value<sup>0</sup>  
Line 336: [04-20 11:27:41.704][DBG\_23]ysUlmHdlCrcInd: crntTime[100 10] RNTI<sup>17020</sup> CrcIndTime[100 7] pCrcInfo->isFailure<sup>0</sup> crcNum<sup>1</sup> SNR<sup>20</sup> RSRP[-68] nTA<sup>31</sup> ta pres<sup>0</sup> ta value<sup>0</sup>  
Line 366: [04-20 11:27:41.704][DBG\_07]ysUlmHdlCrcInd: crntTime[100 11] RNTI<sup>17020</sup> CrcIndTime[100 8] pCrcInfo->isFailure<sup>0</sup> crcNum<sup>1</sup> SNR<sup>25</sup> RSRP[-68] nTA<sup>31</sup> ta pres<sup>0</sup> ta value<sup>0</sup>

从log可以看到，CRC上报的SNR是一个比较容易波动的值，即使是在信道比较稳定的情况下。

#3 - 2024-05-07 09:39 - 马 纪元

该功能关闭后目前测试没有问题，在只使用SRS上报的SNR时，MCS调整较平稳。

#4 - 2024-05-07 09:42 - 马 纪元

- 状态 从 转测试 变更为 已解决

#5 - 2024-08-16 14:03 - 王 旭初

- 状态 从 已解决 变更为 已关闭
- 指派给 已删除 (马 纪元)

文件

