

Plantform - 错误 #18

错误 # 11 (已关闭): yzrt_v1 发送打桩无输出

fpga收到的head异常，跳变

2019-08-09 10:06 - 匿名用户

状态:	已关闭	开始日期:	2019-08-09
优先级:	立刻	计划完成日期:	2019-08-09
指派给:	b jz	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
现象：①sym正常变化，slot不变，sfrm不变②在本应该slot变 时候，frm发生跳变			

历史记录

#1 - 2019-08-10 10:26 - 匿名用户

- % 完成 从 30 变更为 100

#2 - 2019-08-10 18:13 - 匿名用户

【8.10】frm/sfrm连续，slot会在01-》00时不跳变，起因是head_fifo_empty拉高

#3 - 2019-08-16 11:53 - 匿名用户

已解决，x86的打印引起超预期的时延，x86去除打印后恢复正常

#4 - 2019-08-16 11:53 - 匿名用户

- 状态 从 新建 变更为 已解决

#5 - 2019-09-17 12:05 - 高峰

- 状态 从 已解决 变更为 已关闭