

FC子项目 - 错误 #184

DU RLC配置 rb信息错误

2020-07-14 14:11 - 匿名用户

状态:	已解决	开始日期:	2020-07-10
优先级:	普通	计划完成日期:	
指派给:		% 完成:	100%
类别:	错误	预期时间:	0.00 小时
目标版本:		耗时:	5.00 小时
问题归属:			
描述			
代码中结构体entCfg->ICh ⁰ 为下行，entCfg->ICh ¹ 为上行； 代码文件kw_cfg_dl.c，kw_cfg_ul.c中有多次错误使用			

历史记录

#1 - 2020-07-14 14:12 - 匿名用户

- 状态 从 新建 变更为 已解决
- % 完成 从 0 变更为 100

kw_cfg_dl.c，kw_cfg_ul.c
修改上述文件中对结构体中上下行逻辑信道使用错误的代码；
SRB2可以配置正确使用。