

2.0基站产品化测试 - 错误 #1840

Rel_2.1.14p_pre2T5,TM500 pucch 格式2 的ack错误

2024-05-31 11:49 - 周磊

状态:	已解决	开始日期:	2024-05-31
优先级:	普通	计划完成日期:	
指派给:	张倩	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	PHY	FPGA板卡类型:	115P+PRU
发现问题版本:	Rel_2.1.15P	CPU类型:	Xeon-gold5218(宝德)
目标解决问题版本:	Rel_2.1.15P		

描述
简述 : Rel_2.1.14p_pre2T5,TM500 pucch 格式2 的ack错误 测试版本 : Rel_2.1.14p_pre2T5 问题描述 : Rel_2.1.14p_pre2T5,TM500 pucch 格式2 的ack错误;基站&TM500采数分析

历史记录

#1 - 2024-06-04 16:21 - 张倩

- 状态从 新建 变更为 进行中

#2 - 2024-06-11 15:41 - 匿名用户

- 状态从 进行中 变更为 转测试

修改了DTX检测的算法，已出版本，待测试。

#3 - 2024-07-05 14:09 - 匿名用户

- 状态从 转测试 变更为 已解决

- 目标解决问题版本从 Rel_2.1.16P 变更为 Rel_2.1.15P