

FC子项目 - 错误 #191

PDSCH编码偶尔出现FPGA没有返回，导致下行任务超时，系统挂死

2020-07-23 14:19 - 吕国荣

状态:	已关闭	开始日期:	2020-07-23
优先级:	高	计划完成日期:	
指派给:	吕国荣	% 完成:	90%
类别:	错误	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
出现过多次，偶现：			
1、pbch 编码突然异常没有，任何返回值；			
2、PDSCH数据，tbsize 不固定，出现FPGA编码没有返回值；			

历史记录

#1 - 2020-07-28 15:52 - 吕国荣

- 状态从新建变更为进行中
- 指派给从 zhang kongjun 变更为吕国荣
- 优先级从普通变更为高
- % 完成从0 变更为30

1、增加时间戳log，确认系统的tti时序正常，DU下发的dlconfig消息时间点正常，物理层获取到下行pdu的时间点，也正常，可以确认当前的下行编码超时，仅仅是因为FEC编码无响应；

#2 - 2020-07-29 12:32 - 吕国荣

- % 完成从30 变更为90

问题原因已经确认，因为Du下发的pdu的地址，是256byte对齐，不是4k对齐，我们的FEC编码要求地址需要4K对齐，修改了DU后分配的地址后，问题偶现一次，但是此时的挂死，已经不是大的Tbsize挂死，问题原因不同，需要进一步测试验证。

#3 - 2020-08-07 10:19 - 吕国荣

- 状态从进行中变更为已解决

dlconfig中计算的tbsize大小和物理层计算的不一致，目前只抓到tbsize=1057byte这个大小的时候，会出现问题。
mcs=8 rnum 54 NrofSymbols= 13 NrofDMRSSymbols 1 DMRSAddPos 1 这个配置下，du计算的tbsize是1056 实际的tbsize是1057

目前已经在代码中规避。增加验证保护，后续持续观察有没有别的tbsize会出现异常。

#4 - 2020-09-08 14:56 - 吕国荣

- 状态从已解决变更为已关闭