

AU新需求

2024-07-05 19:03 - 杨晋

状态:	已关闭	开始日期:	2024-07-05
优先级:	普通	计划完成日期:	
指派给:	杨晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA	FPGA板卡类型:	
发现问题版本:	Rel_2.1.14P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		

描述

- 1、下行乘factor后四舍五入
- 2、支持demo测试时域直发
- 3、支持旧款flash在线升级
- 4、下行相位补偿因子单独配置（可支持基站40M带宽测试）

历史记录

#1 - 2024-07-08 10:06 - 杨晋

- 跟踪从需求CR 变更为功能

- 发现问题版本 被设置为 Rel_2.1.14P

3、支持新款flash在线升级

#2 - 2025-04-14 11:47 - 杨晋

- 状态从新建 变更为 已关闭

代码已完成，版本已发布