

2.0基站产品化测试 - 错误 #1971

Rel_2.1.15p_pre1,TA始终在30左右没有调整

2024-07-19 09:32 - 周磊

状态:	已解决	开始日期:	2024-07-19
优先级:	普通	计划完成日期:	
指派给:	周磊	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA, PRU	FPGA板卡类型:	115P+PRU
发现问题版本:	Rel_2.1.15P	CPU类型:	Xeon-gold5218(宝德)
目标解决问题版本:	Rel_2.1.15P		
描述			
简述：Rel_2.1.15p_pre1,TA始终在30左右没有调整			
测试版本：Rel_2.1.15p_pre1			
问题描述：Rel_2.1.15p_pre1,TA始终在30左右没有调整，回退ru版本14p_pre2T5,TA正常，定位中			

历史记录

#1 - 2024-08-12 11:44 - 杨晋

TA不调整应该与RU版本没有关系

#2 - 2024-10-15 10:18 - 杨晋

- 状态从 新建 变更为 已解决
- 指派给从 杨晋 变更为 周磊
- 问题归属 PRU 已添加

后发现与ru版本没关系