

2.0基站产品化测试 - 错误 #2002

2.1.15p_pre1版本，DMRS设置为1，上、下行灌包150M，实际均只能到20M左右，且上下行mcs均较低（5——10之间）

2024-07-30 11:16 - 王旭初

状态:	挂起	开始日期:	2024-07-30
优先级:	普通	计划完成日期:	
指派给:	赵强	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	PHY	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		

描述

phy初步定位中，需要采数做进一步分析

历史记录

#1 - 2024-07-30 17:37 - 匿名用户

- 状态从 新建 变更为 进行中

#2 - 2024-10-15 11:50 - 匿名用户

- 状态从 进行中 变更为 反馈

该问题原因是西安环境的频偏很大，单dmrs符号的情况下，无法做频偏补偿，所以上下行的误码率会很高。

#3 - 2024-12-04 10:44 - 周立伟

- 指派给从 匿名用户 变更为 赵强

#4 - 2024-12-06 11:36 - 赵强

- 状态从 反馈 变更为 挂起

该问题在单DMRS情况下无法解决频偏问题。暂时挂起。