

2.0基站产品化测试 - 错误 #2003

2.1.15p_pre1版本，tti=8，接入10个ue，上行业务约5min左右，发现fpga有部分数据返回错乱，导致DU解析有很多LCID出错

2024-07-30 11:24 - 王旭初

状态:	进行中	开始日期:	2024-07-30
优先级:	普通	计划完成日期:	
指派给:	王旭初	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	PHY	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		
描述			
初步定位是：每个tti 调度8个用户，突然间某个tti 调度了1个用户，结果导致出现了错乱，提单跟踪			

历史记录

#1 - 2024-07-30 17:41 - 吕国荣

- 状态从 新建 变更为 进行中

#2 - 2024-10-15 17:25 - 吕国荣

- 指派给从 吕国荣 变更为 王旭初

解决了2148和2137问题单后，需要回归下这个问题是否还有