

2.0基站产品化测试 - 功能 #2007

au fpga发射cp加窗

2024-08-01 18:09 - 杨晋

状态:	已关闭	开始日期:	2024-08-01
优先级:	普通	计划完成日期:	
指派给:	杨晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		

描述
au fpga发射cp加窗

历史记录

#1 - 2024-10-15 10:09 - 杨晋

- 状态从新建 变更为 已关闭