

2.0基站产品化测试 - 错误 #2036

2.1.14p_pre2_T5_patch版本，上行双天线，上行灌包380M，实际速率只能上来250M左右，误码率在10%左右，MCS始终在15——20之间，提单跟踪，该问题在T2版本同样出现

2024-08-13 14:59 - 王 旭初

状态:	挂起	开始日期:	2024-08-13
优先级:	普通	计划完成日期:	
指派给:	赵 强	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU, FPGA, PHY	FPGA板卡类型:	
发现问题版本:	Rel_2.1.14P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		

描述

在此基础上主要做了如下尝试：

1、同样的环境，改成上行单天线，上行速率可到180M稳定，误码率小于1%——证明空口环境良好；

2、上行双天线，分别灌包380M、灌包50M，误码率均在10%左右——即小流量下误码率也降不下去；

3、上行双天线，分别配置BSR=250000，灌包50M，BSR=1750000，灌包50M，误码率均在10%左右——证明BSR和误码率也没有关系；

4、观察phy日志，发现层1的ANT0、ANT1snr值差距较小，在1个db以内；层2的ANT0、ANT1差3个db，snr整体也都在20左右，没有特别差；

5、同样观察了一下产品的测试情况，产品环境两根天线的snr差10个db，但是效果略好于西安。

所以造成当前上行双天线无法到达峰值速率的原因，还未明确找到，提单跟踪

历史记录

#1 - 2024-09-24 17:21 - 吕 国荣

- 状态从 新建 变更为 进行中

#2 - 2025-01-24 10:31 - 周 立伟

- 指派给从 吕 国荣 变更为 赵 强

需求中低

#3 - 2025-01-24 11:40 - 赵 强

- 文件 已添加

- 文件 已添加

- 状态从 进行中 变更为 挂起

