

状态:	已解决	开始日期:	2024-08-15
优先级:	普通	计划完成日期:	
指派给:	周磊	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	115P+PRU
发现问题版本:	Rel_2.1.15P	CPU类型:	Xeon-gold5218(宝德)
目标解决问题版本:	Rel_2.1.15P		
描述			
简述：Rel_2.1.15p_pre1T2,10ue上下行同时业务，DU core dump			
测试版本：Rel_2.1.15p_pre1T2			
问题描述：Rel_2.1.15p_pre1T2,10ue上下行同时业务，DU core dump			

历史记录

#1 - 2024-08-15 14:13 - 匿名用户

- 状态 从 新建 变更为 进行中

经过分析log发现是RLC的status pdu乱序的保护，导致基站侧不处理终端的status pdu，从而无法删除RLC已发送列表，内存耗尽，DU挂死。仔细分析log，在没有误码的情况下，UE的ACK SN发送存在顺序不对的情况，因此之前的保护存在问题。

计划不再由保护去处理乱序，而是彻底重构对status pdu的处理，从而解决乱序带来的内存访问问题。

#2 - 2024-08-19 16:16 - 匿名用户

RLC代码status pdu的处理已经重构完成，正在进行单UE大误码，上下行业务情况下调试，修改代码重构中可能出现的错误。

#3 - 2024-08-26 11:35 - 匿名用户

- 状态 从 进行中 变更为 转测试

- 指派给 从 匿名用户 变更为 周磊

代码重构和自测已完成，转测试。

#4 - 2024-10-22 11:37 - 周磊

- 状态 从 转测试 变更为 已解决

10ue上下行同时业务压力一晚，未出现挂死

文件

20240815-122959.jpg	1.01 MB	2024-08-15	周磊
---------------------	---------	------------	----