

2.0基站产品化测试 - 错误 #2124

2.1.15p_pre1 DU_5gnrrlc 基础问题检视_被除数为0

2024-09-04 17:07 - 周立伟

状态:	进行中	开始日期:	2024-09-04
优先级:	普通	计划完成日期:	
指派给:	韩伟	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		
描述			
2.1.15p_pre1 DU_5gnrrlc 基础问题检视_被除数为0 直接的除法运算、模运算			

历史记录

- #1 - 2024-10-15 10:48 - 周立伟
- 状态 从 新建 变更为 进行中
- 指派给 被设置为 匿名用户
- 5gnrrlc
- #2 - 2024-10-30 10:35 - 匿名用户
- 指派给 从 匿名用户 变更为 周立伟
- #3 - 2024-12-11 17:32 - 周立伟
- 指派给 从 周立伟 变更为 韩伟
- 目标解决问题版本 从 Rel_2.1.15P 变更为 Rel_2.1.16P