

2.0基站产品化测试 - 错误 #2143

系统ms级卡顿导致挂死，物理层打印slot，tti间隔异常。

2024-09-11 14:47 - 程 鹏

状态:	挂起	开始日期:	2024-09-11
优先级:	普通	计划完成日期:	2024-09-30
指派给:	杨 晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DRV, FPGA	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		
描述			
物理层打印slot，DRV-ERROR，tti间隔异常。			

历史记录

#1 - 2024-09-18 19:25 - 杨 晋

- 问题归属 DRV 已添加

是因为系统卡顿20s导致物理层检测tti跳变。发生在启动三层不久，需要做断电/reboot/启动三层进行测试

#2 - 2024-10-15 10:14 - 杨 晋

- 状态 从 新建 变更为 进行中

#3 - 2024-10-15 10:48 - 杨 晋

- 主题 从 物理层打印slot，DRV-ERROR，tti间隔异常。 变更为 系统ms级卡顿导致挂死，物理层打印slot，DRV-ERROR，tti间隔异常。

#4 - 2024-10-15 10:52 - 杨 晋

- 主题 从 系统ms级卡顿导致挂死，物理层打印slot，DRV-ERROR，tti间隔异常。 变更为 系统ms级卡顿导致挂死，物理层打印slot，tti间隔异常。

#5 - 2024-11-26 18:14 - 杨 晋

- 优先级 从 高 变更为 普通

15p1T5版本，周磊环境出现一次。

#6 - 2025-02-25 12:02 - 程 鹏

- 状态 从 进行中 变更为 挂起

文件

20240911-144721.jpg	1.62 MB	2024-09-11	程 鹏
---------------------	---------	------------	-----