

eMBB2.0 BBIT - 错误 #2153

RRCsetup消息去掉pdcc-dmrs-scramblingID字段以适配E500

2024-09-13 15:20 - 郝雷

状态:	已解决	开始日期:	2024-09-13
优先级:	普通	计划完成日期:	
指派给:	魏 幸幸	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		
描述			
在128UE中如果携带pdcc-dmrs-scramblingID字段，E500接入多个UE发生crash。 按照E500建议，在RRCsetup中去掉此字段，并在配置参数中用开关打开关闭。			

历史记录

#1 - 2024-09-28 16:23 - 郝雷

- 指派给 被设置为 魏 幸幸

#2 - 2024-10-11 15:17 - 魏 幸幸

- 状态从 新建 变更为 转测试

RRC信令是否配置pdcch-DMRS-ScramblID
MAC-PHY PDCCH信道接口 是 否

css pdcchDmrsScramblId pci pci
rntiScramblng 0 0

uss pdcchDmrsScramblId pdccch-DMRS-ScramblID pci
rntiScramblng C-RNTI 0

#3 - 2024-10-11 15:21 - 周 立伟

在sys_config_Xeon.txt中增加E500_SCRAMBLEID_ENABLE开关控制，默认值0，表示正常配置，带pdcc-dmrs-scramblingID字段；值为1，表示E500配置，不带pdcc-dmrs-scramblingID字段。

#4 - 2024-10-14 10:54 - 郝雷

- 状态从 转测试 变更为 已解决