

2.0基站产品化测试 - 错误 #2175

有一块板卡gps不能同步

2024-09-23 12:29 - 杨晋

状态:	已解决	开始日期:	2024-09-23
优先级:	普通	计划完成日期:	
指派给:	杨晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DRV, FPGA	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		

描述

历史记录

#1 - 2024-09-23 12:31 - 杨晋

经加调测定位，这块板卡的晶振准确性略差，fpga修改gps模块内一个门限值后gps可以同步

#2 - 2024-09-23 14:03 - 杨晋

- 状态从 *新建* 变更为 *已解决*

同时修改sys.log文件中DA配置值为gps模块上电后第一个初始值。调测中增加vary_value.