

2.0基站产品化测试 - 错误 #2201

MRU测试，3RU上电后第3个RU配置错误

2024-09-27 17:39 - 杨 晋

状态:	已解决	开始日期:	2024-09-27
优先级:	普通	计划完成日期:	
指派给:	杨 晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA, PRU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		
描述			

历史记录

#1 - 2024-09-28 14:05 - 杨 晋

- 状态 从 新建 变更为 进行中

增加调测，发现AU配置第三个RU时，一个信号位宽不正确，修改后第三个RU配置成功。

#2 - 2024-09-28 20:01 - 杨 晋

- 状态 从 进行中 变更为 已解决

进过多次测试，问题未出现，查看ru调测正常