

2.0基站产品化测试 - 错误 #2211

15P_Pre1T4版本，长跑稳定性du挂死，本问题单主要解决：ue->dICcchInfo.pdu为空，控制面与PHY线程时序异常；控制面没有及时填上，PHY线程来取

2024-10-08 09:54 - 王旭初

状态:	已解决	开始日期:	2024-10-08
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		

描述

环境：西安70环境；

频段：3.5g；

子帧配比：2D1S7U；

RU个数：单ru；

ue个数：10；

场景：构造10ue反复接入，同时10个ue均做上、下行udp灌包，上行：15M*10，下行：10M*10；

实际效果：跑了2hdu出现挂死，初步定位原因是：ue->dICcchInfo.pdu为空，控制面与PHY线程时序异常；控制面没有及时填上，PHY线程来取

历史记录

#1 - 2024-10-11 16:15 - 周立伟

- 状态从新建变更为进行中

属偶现问题，先增加指针判空保护，防止DU挂死，后续进一步梳理dl ccch流程。

#2 - 2024-10-16 17:45 - 周立伟

版本2.1.15P_Pre1T4。

#3 - 2024-10-16 17:45 - 周立伟

- 状态从进行中变更为转测试

- 指派给从周立伟变更为王旭初

版本2.1.15P_Pre1T4。

#4 - 2025-01-21 10:25 - 王旭初

- 状态从转测试变更为已解决

- 指派给已删除(王旭初)

最新版本跑压力case，24h以上无挂死，问题解决