

## 2.0基站产品化测试 - 错误 #2230

新fx200板卡 ( civ芯片 ) 15p\_pre1T3 , 第二路光纤 ( 连第二个RU ) 概率性读RU时卡住

2024-10-10 17:39 - 杨晋

状态:	已解决	开始日期:	2024-10-10
优先级:	普通	计划完成日期:	
指派给:	杨晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA, PRU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		
描述			

### 历史记录

#1 - 2024-10-10 17:40 - 杨晋

- 状态从新建变更为进行中

#2 - 2024-10-12 16:36 - 杨晋

- 主题从一块新fx200板卡 ( civ芯片 ) 15p\_pre1T3版本概率性读ru时卡住变更为新fx200板卡 ( civ芯片 ) , 15p\_pre1T4版本 ( 中间版本 ) , 第二路光纤 ( 连第二个RU ) 概率性读RU时卡住

#3 - 2024-10-12 16:36 - 杨晋

- 主题从新x200板卡 ( civ芯片 ) , 15p\_pre1T4版本 ( 中间版本 ) , 第二路光纤 ( 连第二个RU ) 概率性读RU时卡住变更为新fx200板卡 ( civ芯片 ) , 15p\_pre1T4的一个中间版本 , 第二路光纤 ( 连第二个RU ) 概率性读RU时卡住

#4 - 2024-10-12 16:47 - 杨晋

- 主题从新x200板卡 ( civ芯片 ) , 15p\_pre1T4的一个中间版本 , 第二路光纤 ( 连第二个RU ) 概率性读RU时卡住变更为新fx200板卡 ( civ芯片 ) 15p\_pre1T3 , 第二路光纤 ( 连第二个RU ) 概率性读RU时卡住

15p\_pre1T4的一个中间版本也有这个问题

#5 - 2024-12-27 16:47 - 杨晋

- 状态从进行中变更为已解决