

2.0基站产品化测试 - 错误 #2242

FPGA新板卡，某一次Rel_2.1.15P_Pre1T4 中间版本，升级验证PRU超时，查看dev中途退出

2024-10-14 09:35 - 杨凯

状态:	已解决	开始日期:	2024-10-12
优先级:	普通	计划完成日期:	
指派给:	杨晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		
描述			
问题描述： Rel_2.1.15P_Pre1T4版本升级验证PRU超时，查看dev中途退出。			
问题环境： 西安20和50环境采用新板卡FPGA			
备注： 需要提供新的AU版本进行升级			
相关的问题:			
关联到 2.0基站产品化测试 - 错误 #2960: 新板卡远程升级RU，升级3个RU，成功1个,失败2个，其中一... 已解决 2025-03-12 2025-03-31			

历史记录

#1 - 2024-10-14 16:46 - 杨晋
- 主题 从 Rel_2.1.15P_Pre1T4版本升级验证PRU超时，查看dev中途退出 变更为 FPGA新版本，某一次Rel_2.1.15P_Pre1T4 中间版本，升级验证PRU超时，查看dev中途退出
#2 - 2024-10-14 16:46 - 杨晋
- 主题 从 FPGA新版本，某一次Rel_2.1.15P_Pre1T4 中间版本，升级验证PRU超时，查看dev中途退出 变更为 FPGA新板卡，某一次Rel_2.1.15P_Pre1T4 中间版本，升级验证PRU超时，查看dev中途退出
#3 - 2024-10-16 17:53 - 杨凯
- 文件 dev超时退出.png 已添加
- 文件 dev_0.log 已添加
#4 - 2024-10-17 10:04 - 杨凯
- 文件 dev超时退出.png 已添加
- 跟踪 从 需求CR 变更为 错误
- 发现问题版本 被设置为 Rel_2.1.15P
#5 - 2024-12-27 16:50 - 杨晋
- 状态 从 新建 变更为 进行中
#6 - 2025-01-16 17:14 - 杨凯
更新下信息：pru测试:新板卡fpga+pru1.0 /pru2.0组合场景问题跟踪： #2242 ，新板卡偶发升级失败，无PRU初始化消息，DEV超时退出---定位中。
#7 - 2025-03-19 16:18 - 杨晋
- 关联到 错误 #2960: 新板卡远程升级RU，升级3个RU，成功1个,失败2个，其中一个RU升级失败后重启三层时无法读回RU初始化完成标识 已添加
#8 - 2025-03-19 16:19 - 杨晋
- 状态 从 进行中 变更为 已解决
此问题在2960中关注，此问题单关闭

文件

网管界面超时.png	64 KB	2024-10-12	杨凯
dev日志.png	629 KB	2024-10-12	杨凯
dev超时退出.png	184 KB	2024-10-16	杨凯
dev_0.log	7.58 MB	2024-10-16	杨凯
dev超时退出.png	24.6 KB	2024-10-17	杨凯