

2.0基站产品化测试 - 错误 #2244

2.1.15p_pre1版本，DU I1_I2_api接口与PHY不一致问题，可能会导致DU内存异常问题

2024-10-14 15:07 - 周立伟

状态:	已解决	开始日期:	2024-10-14
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		

描述

历史记录

#1 - 2024-10-14 15:08 - 周立伟

- 状态从 *新建* 变更为 *进行中*

已与PHY I1_I2_api接口拉齐，但在旭初环境压力测试，仍然有内存异常问题。

#2 - 2024-10-16 17:44 - 周立伟

- 状态从 *进行中* 变更为 *转测试*

- 指派给从 *周立伟* 变更为 *王旭初*

DU I1_I2_api接口已与PHY拉齐，版本2.1.15P_Pre1T4

#3 - 2025-01-21 11:10 - 王旭初

- 状态从 *转测试* 变更为 *已解决*

- 指派给 *已删除* (王旭初)

最新版本已解决，无挂死