

2.0基站产品化测试 - 错误 #2320

2.1.15p_pre1_T4版本，当coreset0不和pointA对齐的时候，如果某个下行slot既有msg4调度，又有其它用户的专用资源调度，pdsch rb会分配重叠

2024-10-31 19:04 - 王 旭初

状态:	已解决	开始日期:	2024-10-31
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		
描述			
测试场景：大下行子帧配比，ue1接入后做下行峰值速率灌包，ue2再次接入，有一定概率存在上述问题；可能会造成一定的误码率，提单跟踪			

历史记录

#1 - 2024-11-05 10:45 - 魏 幸幸

- 状态 从 新建 变更为 转测试
- 指派给 从 魏 幸幸 变更为 王 旭初
- 目标解决问题版本 从 Rel_2.1.15P 变更为 Rel_2.1.16P

如果在sib1配置了非coreset0的公共coreset,那么msg4是在公共coreset里调度，否则在coreset0里调度。咱们没按照协议实现

#2 - 2024-11-05 10:57 - 魏 幸幸

所有子帧配比都有这样的问题，用7D2U是为了更好的复现和验证

#3 - 2024-11-05 10:58 - 魏 幸幸

- 目标解决问题版本 从 Rel_2.1.16P 变更为 Rel_2.1.16P

目前已合入T5版本

#4 - 2025-01-21 10:19 - 王 旭初

- 状态 从 转测试 变更为 已解决
- 指派给 已删除 (王 旭初)

最新版本已经ok