

2.0基站产品化测试 - 错误 #2321

2.1.15p_pre1_T4版本，协议栈不支持coreset
0起始rb不是6的倍数的频点配置，需要适配其他协议规定的起始位置

2024-10-31 19:06 - 王 旭初

状态:	已解决	开始日期:	2024-10-31
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU, PHY	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		
描述			
du需要适配不同的coreset0起始位置，提单跟踪			

历史记录

#1 - 2024-11-05 10:51 - 魏 幸幸

- 目标解决问题版本 从 Rel_2.1.15P 变更为 Rel_2.1.16P

目前自测通过，共发现3个问题。

(1)DU RRM那不该对coreset0起始rb做crb 6的倍数的限制

(2)DU MAC下发PDCCH调度参数的时候，指示的频域参数不对

(3)物理层映射coreset的crb位置有问题

#2 - 2024-11-05 10:51 - 魏 幸幸

- 文件 2.0频点问题分析.doc 已添加

#3 - 2024-11-05 14:50 - 魏 幸幸

- 指派给 从 魏 幸幸 变更为 王 旭初

- 问题归属 PHY 已添加

涉及修改包括du和phy，修改代码已合入T5。特别强调一点，du和phy需同时升版本。

#4 - 2024-11-05 14:51 - 魏 幸幸

- 状态 从 新建 变更为 转测试

#5 - 2025-01-21 10:19 - 王 旭初

- 状态 从 转测试 变更为 已解决

- 指派给 已删除 (王 旭初)

该问题在最新版本已经ok，coreset0适配其他起始位置ok

文件

2.0频点问题分析.doc	576 KB	2024-11-05	魏 幸幸
---------------	--------	------------	------