

2.0基站产品化测试 - 需求CR #2376

【PUCCH资源跳过S SLOT时隙】

2024-11-08 09:51 - 赵晓辉

状态:	已解决	开始日期:	2024-11-08
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		

描述

目前 UCI 通过PUCCH 在S SLOT上面反馈时，当 P0配置的较低的情况下，在S SLOT上检测PUCCH信号时，SINR会比较低没有通过检测门限，即使HARQ ACK能解对，但检测状态为 DTX 因此误码会较为固定。另外也需要配合 同频组网的特性开发，因为SRS增加符号现不再 S SLOT上面分配 PUCCH资源，只分配 SRS 资源。

历史记录

#1 - 2024-11-26 17:04 - 赵晓辉

该问题已经解决，目前在3.0验证完成，其中 发现K1的配置存在问题，也已经修改验证。

#2 - 2024-11-28 14:54 - 赵晓辉

- 状态从 新建 变更为 进行中

#3 - 2024-11-28 14:56 - 赵晓辉

- 状态从 进行中 变更为 转测试

- 指派给从 赵晓辉 变更为 王旭初

自验完成，待测试中。

#4 - 2025-01-21 10:18 - 王旭初

- 状态从 转测试 变更为 已解决

- 指派给 已删除 (王旭初)

该问题已经在T1版本测试ok，问题关闭