

2.0基站产品化测试 - 错误 #2444

Rel_2.1.15p_pre1T5,41环境，大下行单ue udp 400M，下行mcs低

2024-11-20 09:44 - 周磊

状态:	已解决	开始日期:	2024-11-20
优先级:	高	计划完成日期:	
指派给:	周磊	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA, PHY, PRU	FPGA板卡类型:	115P+PRU
发现问题版本:	Rel_2.1.15P	CPU类型:	Xeon-gold5218(宝德)
目标解决问题版本:	Rel_2.1.15P		

描述
简述：Rel_2.1.15p_pre1T5,41环境，大下行单ue udp 400M，下行mcs低
测试版本：Rel_2.1.15p_pre1T5
问题描述：Rel_2.1.15p_pre1T5,41环境，大下行单ue udp 400M，下行mcs低，只有260M左右，自适应mcs19，尝试固定mcs，拉齐配置，更换老杨164的ru，断电降温，回退T4，屏蔽箱，更换不同终端效果都不太行，需要定位下

历史记录

#1 - 2024-11-20 17:05 - 周磊

升级11.20版本2.1.15p_pre1_T5，现象一样

#2 - 2024-11-21 17:41 - 赵强

- 指派给从赵强变更为周磊

机房掉电后，CPU降频导致。更改后，问题解决。

#3 - 2024-11-22 15:48 - 周磊

- 状态从新建变更为已解决

查询cpu主频：cat /proc/cpuinfo |grep MHz
修改cpu主频：cpupower frequency-set -g performance