

eMBB2.0 BBIT - 错误 #2458

15P_Pre1T5版本，大上行双天线配置，4UE同时灌包上行达不到峰速

2024-11-22 18:34 - 黄毅

状态:	挂起	开始日期:	2024-11-22
优先级:	普通	计划完成日期:	
指派给:	赵强	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	PHY	FPGA板卡类型:	
发现问题版本:	Rel_2.1.15P	CPU类型:	
目标解决问题版本:	Rel_2.1.15P		

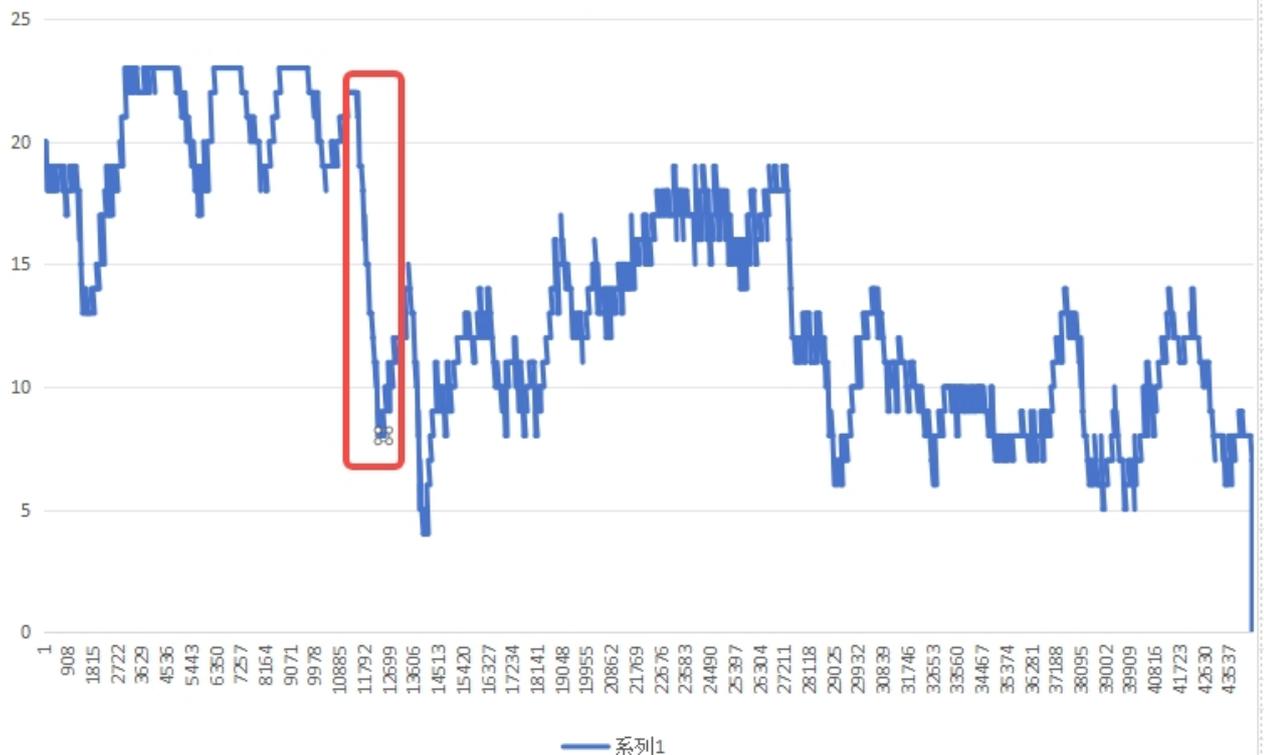
描述
问题：大上行双天线配置，每个UE单独都可以达到峰速，当4UE同时灌包上行达不到峰速。有1~2个终端的MCS会有波动，导致速率也会波动。
使用du打桩隔离了4个RB的包，分别测试了打桩60/32/16/4RB,问题还是存在。
尝试把4个终端隔离半米摆放，问题还是存在。

历史记录

#1 - 2024-11-28 20:53 - 赵强

- 文件 已添加
- 文件 已添加
- 文件 已添加
- 状态从新建变更为挂起

图表标题



```

[11-22 11:20:25.134][INFO] Estimated SNR after CE: SlotAdvIdx[20433] CRNTI[17068]-Ant[0]: --powerbits[13.307] RSRP[-50.191] fEstSnr[34.003]dB RBStart[24] RBSize[16]
[11-22 11:20:25.134][INFO] Estimated SNR after CE: SlotAdvIdx[20433] CRNTI[17068]-Ant[1]: --powerbits[12.713] RSRP[-53.769] fEstSnr[30.533]dB RBStart[24] RBSize[16]
[11-22 11:20:25.134][INFO] SlotAdvIdx[20433] CRNTI[17068]-Layer(1): fEstAvgSnr[1821.926] freq_offset[11.629]Hz tmp_TAEst[0] TAEst[6] AntSelect[0] DMRSNum[2]
[11-22 11:20:25.134][INFO] Estimated SNR after CE: SlotAdvIdx[20433] CRNTI[17018]-Ant[0]: --powerbits[8.373] RSRP[-79.899] fEstSnr[2.161]dB RBStart[44] RBSize[16]
[11-22 11:20:25.134][INFO] Estimated SNR after CE: SlotAdvIdx[20433] CRNTI[17018]-Ant[1]: --powerbits[8.920] RSRP[-76.602] fEstSnr[5.926]dB RBStart[44] RBSize[16]
[11-22 11:20:25.134][INFO] SlotAdvIdx[20433] CRNTI[17018]-Layer(0): fEstAvgSnr[2.779] freq_offset[22.333]Hz tmp_TAEst[0] TAEst[1] AntSelect[0] DMRSNum[2]
[11-22 11:20:25.134][INFO] Estimated SNR after CE: SlotAdvIdx[20433] CRNTI[17018]-Ant[0]: --powerbits[11.240] RSRP[-62.63] fEstSnr[19.919]dB RBStart[44] RBSize[16]
[11-22 11:20:25.134][INFO] Estimated SNR after CE: SlotAdvIdx[20433] CRNTI[17018]-Ant[1]: --powerbits[10.634] RSRP[-66.28] fEstSnr[16.144]dB RBStart[44] RBSize[16]
[11-22 11:20:25.134][INFO] SlotAdvIdx[20433] CRNTI[17018]-Layer(1): fEstAvgSnr[69.648] freq_offset[22.727]Hz tmp_TAEst[0] TAEst[1] AntSelect[0] DMRSNum[2]
[11-22 11:20:25.134][INFO] Estimated SNR after CE: SlotAdvIdx[20433] CRNTI[17070]-Ant[0]: --powerbits[11.177] RSRP[-63.018] fEstSnr[6.240]dB RBStart[64] RBSize[16]
[11-22 11:20:25.134][INFO] Estimated SNR after CE: SlotAdvIdx[20433] CRNTI[17070]-Ant[1]: --powerbits[13.593] RSRP[-48.471] fEstSnr[21.380]dB RBStart[64] RBSize[16]
[11-22 11:20:25.134][INFO] SlotAdvIdx[20433] CRNTI[17070]-Layer(0): fEstAvgSnr[70.811] freq_offset[7.236]Hz tmp_TAEst[0] TAEst[14] AntSelect[0] DMRSNum[2]
[11-22 11:20:25.134][INFO] Estimated SNR after CE: SlotAdvIdx[20433] CRNTI[17070]-Ant[0]: --powerbits[13.724] RSRP[-47.681] fEstSnr[22.163]dB RBStart[64] RBSize[16]
[11-22 11:20:25.134][INFO] Estimated SNR after CE: SlotAdvIdx[20433] CRNTI[17070]-Ant[1]: --powerbits[13.317] RSRP[-50.133] fEstSnr[19.861]dB RBStart[64] RBSize[16]
[11-22 11:20:25.134][INFO] SlotAdvIdx[20433] CRNTI[17070]-Layer(1): fEstAvgSnr[130.691] freq_offset[8.103]Hz tmp_TAEst[0] TAEst[14] AntSelect[0] DMRSNum[2]
[11-22 11:20:25.134][INFO] ITTI START: SlotIdx[20435] CellTiming[0]

```

分析MCS从23抖降到8左右的原因。发现天线SNR差的太大了，导致CRC异常，所以MCS一直往下调。
 建议单天线的场景，如果单天线OK的话，那就说明现在空口环境不适合调2流数据。强行调度的话就会出现错包。

文件

大上行多终端速率问题1.docx	556 KB	2024-11-22	黄毅
img_v3_02h0_6aaa92ae-99cf-49a6-9dc9-fd58d25c1b4g.jpg	107 KB	2024-11-28	赵强
img_v3_02h0_6aaa92ae-99cf-49a6-9dc9-fd58d25c1b4g.jpg	107 KB	2024-11-28	赵强
img_v3_02h0_78e7684b-2662-4d39-aa71-0937d0cffffg.jpg	426 KB	2024-11-28	赵强