

2.0基站产品化测试 - 错误 #2568

16Ppre1T0版本，上下并行udp业务，下行业务受影响。

2024-12-19 09:53 - 孙泽林

状态:	已解决	开始日期:	2024-12-19
优先级:	普通	计划完成日期:	
指派给:	周立伟	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.16P	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		

描述

16Ppre1T0版本，3.3G大下行配比.终端接入做上下并行udp业务时，下行业务受影响。下行调度从1600降低到1000；
研发分析，部分下行slot存在无调度现象。

历史记录

#1 - 2024-12-20 13:34 - 周立伟

- 指派给从周立伟变更为赵晓辉

同#2376/2506问题

#2 - 2024-12-31 10:22 - 赵晓辉

- 指派给从赵晓辉变更为周立伟

漏合一部分代码，修改uci on pusch 之后该问题已经解决。

该问题的说明同 [#2569](#)

#3 - 2024-12-31 10:23 - 赵晓辉

- 状态从新建变更为已解决

文件

并行掉速.rar	41.6 MB	2024-12-19	孙泽林
----------	---------	------------	-----