

## 2.0基站产品化测试 - 错误 #2570

16Ppre1T0版本，SR周期配置10时，终端无法接入。

2024-12-19 09:56 - 孙泽林

状态:	已解决	开始日期:	2024-12-19
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.16P	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		

### 描述

16Ppre1T0版本，2D2U配比，配置SR周期为10（默认40）  
终端只刷prach消息，无法接入。  
研发分析pucch资源分配有问题，出包修改

### 历史记录

#1 - 2024-12-20 13:33 - 周立伟

- 指派给从周立伟变更为赵晓辉

同#2376/2506问题

#2 - 2024-12-31 10:19 - 赵晓辉

- 状态从新建变更为转测试

- 指派给从赵晓辉变更为王旭初

该问题是因为pucch资源分配索引超出协议范围导致的编码失败问题。

配置128ue，大下行时（sr 10 csi 160）（跳过S SLOT）：

SR的资源分配： $(128 + 2 - 1) / 2 = 64$

F0的资源分配： $8 * 6 = 48$  6个GROUP

F2-harq的资源分配： $8 * 6 = 48$  6个GROUP

F2-CSI的资源分配： $(128 * 2 + 32 - 1) / 32 = 8$

$64 + 48 + 48 + 8 > 128$  必定会编码失败。

2d2u时：

SR的资源分配： $(128 + 4 - 1) / 4 = 32$

F0的资源分配： $8 * 6 = 48$  6个GROUP

F2-harq的资源分配： $8 * 6 = 48$  6个GROUP

F2-CSI的资源分配： $(128 * 2 + 64 - 1) / 64 = 4$

$32 + 48 + 48 + 4 > 128$  必定会编码失败。

大上行时：

SR的资源分配： $(128 + 7 - 1) / 7 = 18$

F0的资源分配： $8 * 6 = 48$  6个GROUP

F2-harq的资源分配： $8 * 6 = 48$  6个GROUP

F2-CSI的资源分配： $(128 * 2 + 112 - 1) / 112 = 2$

$18 + 48 + 48 + 2 < 128$  可编码可接入

修改：

将group从6该为2，目前该改动先在同频组网的特性下，在17p正式放开使用。

#3 - 2025-01-21 10:06 - 王旭初

- 状态从转测试变更为已解决

- 指派给已删除(王旭初)

同频组网特性，SR周期配置为10，可接入

