

2.0基站产品化测试 - 错误 #2582

【2.1.1.16P_pre1T0】大上行配置下配置最大UE数220，最多只能接入120个UE

2024-12-20 10:21 - 郝雷

状态:	已解决	开始日期:	2024-12-20
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.16P	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		
描述			
基站使用大上行配置，DU配置里最大RNTI数和最大UE数都是220。 使用E500接入128个UE，在接入120个UE之后在E500上看到E500尝试发起接入，基站的F1口没有RRC SETUP REQUEST消息上报。 经DU确认是DU的编码问题导致。			

历史记录

- #1 - 2024-12-31 10:49 - 赵晓辉
- 状态 从 新建 变更为 转测试
- 指派给 从 赵晓辉 变更为 王旭初

PUCCH资源分配发现了几处问题：

1. SR 资源分配中 GROUP分配过多导致 资源计算超出协议规定范围。
该问题同#2570
2. 在配置256UE 时 获取最大UE个数是 从U16 变成了U8导致256UE 配置失败，PDCCH资源分不出来。 该问题已经解决。
该问题同#2583
3. 在配置256UE时 SR资源分配出现了问题，SR_OFFSET 是以10为单位往后跳过，导致SR pucch资源分配不均匀，且PUCCHRESOURCEID会异常。
修改前：
next_sr_offset = ((pucch_cfg->pucchSchReqRes[idx1].slotOffset + *10) % (pucch_cfg->pucchSchReqRes[idx1].srPrdctyOffsetTyp));
修改后：
next_sr_offset = ((pucch_cfg->pucchSchReqRes[idx1].slotOffset + *1) % (pucch_cfg->pucchSchReqRes[idx1].srPrdctyOffsetTyp));
4. 在配置256UE时
CSI资源分配出现了问题，CSI资源在配置128个ue之后再分配不出资源。该问题是：目前我们是使用的不复用的情况，数组定义的维度不够导致UE只能分128个。
csiBitmap[MAX_BITMAP_OFFSET_FOR_TIME_DOM][MAX_BITMAP_OFFSET_FOR_FREQ_DOM]

MAX_BITMAP_OFFSET_FOR_TIME_DOM 32
MAX_BITMAP_OFFSET_FOR_FREQ_DOM 8
时域的长度为32 频域的长度为8 导致只能分配128. 解决办法：修改数组定义长度 为 时域 320 频域64 。 目前该问题已经修改合入。

修改以上问题之后自测 可接入256UE，计划在17P合入。

- #2 - 2025-01-21 10:05 - 王旭初
- 状态 从 转测试 变更为 已解决
- 指派给 已删除(王旭初)

最新16p问题已解决