

2.0基站产品化测试 - 错误 #2583

2.1.16p_pre1T0 终端最大数配置为256时，所有UE均不能接入问题

2024-12-20 10:31 - 周 立伟

状态:	已解决	开始日期:	2024-12-20
优先级:	高	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.16P	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		
描述			
2.1.16p_pre1T0 终端最大数配置为256时，所有UE均不能接入问题			

历史记录

#1 - 2024-12-20 10:31 - 周 立伟

- 文件 已删除 (20241220-103032.jpg)

#2 - 2024-12-20 10:34 - 周 立伟

- 文件 20241220-103032.jpg 已添加

- 状态从 新建 变更为 进行中

```
14     ret_t gnb_du_rrm_dl_bwp::create_pdcch_ded_res_pool(uint32_t cell_id, nr_pci_t nr_pci, uint8_t total_num_ssb, u
15         6_t max_num_ues)
16     {
17         uint32_t idx = 0;
18         uint8_t num_of_ue = max_num_ues;
19
20
21         for(idx = 0; idx < num_of_ue; idx++)
22         {
23             ded_bwp_cfg_t tmp_ded_bwp_cfg = bwp_info.ded_bwp_cfg;
24
25             if(0 == get_bwp_id())
26             {
27                 tmp_ded_bwp_cfg.num_ucs = 1; /* Use either coresets - 1 or coresets-2 */
28
29                 if(idx > bwp_info.ded_bwp_cfg.ucs_cfg[0].num_ues_in_cs)
30                 {
31                     tmp_ded_bwp_cfg.ucs_cfg[0] = bwp_info.ded_bwp_cfg.ucs_cfg[1];
32                     tmp_ded_bwp_cfg.start_ucs_id = tmp_ded_bwp_cfg.start_ucs_id + tmp_ded_bwp_cfg.num_ucs;
33                 }
34             }
35
36             uint16_t num_of_ue = (uint16_t) num_of_ue;
37             if(num_of_ue == 0)
38             {
39                 return RET_FAIL;
40             }
41             return RET_OK;
42         }
43     }
44 }
```

uint16向uint8赋值溢出问题，导致num_of_ue翻转为0

#3 - 2024-12-23 09:51 - 周 立伟

- 状态从 进行中 变更为 转测试

- 指派给从 周 立伟 变更为 王旭初

已修改并自验通过，落入16P_T1版本。

#4 - 2025-01-21 10:05 - 王旭初

- 状态从 转测试 变更为 已解决

- 指派给 已删除 (王旭初)

最新16P问题已解决

20241220-103032.jpg	101 KB	2024-12-20	周立伟
---------------------	--------	------------	-----