

2.0基站产品化测试 - 错误 #2598

【同频组网特性】，PDCCHstartRB=54，cce个数=4，PDCCH占用符号数=1，聚合等级=1，期望结果每个slot有4个pdcch，但实际效果只有3个

2024-12-23 17:30 - 王旭初

状态:	已解决	开始日期:	2024-12-23
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.16P	CPU类型:	
目标解决问题版本:	Rel_2.1.16P		
描述			
du初步分析为代码问题，cce个数=5时，每个slot有4个pdcch，总比预期结果小1，提单跟踪			

历史记录

#1 - 2024-12-24 16:40 - 匿名用户

代码中分配pdcch资源判断当前slot剩余CCE的时候逻辑存在问题，导致cce资源还存在但是分不出来的问题；
原本判断逻辑：
if(pdcchDISlot->totalCceNum - pdcchDISlot->cceCnt <= ue->miscUeInfo.pdcchAggregationLevelDflt)；无CCE可用，pdcch资源分配失败
修改判断的逻辑如下：
if(pdcchDISlot->totalCceNum == pdcchDISlot->cceCnt)；无CCE可用，pdcch资源分配失败

#2 - 2024-12-24 16:40 - 匿名用户

测试验证OK

#3 - 2024-12-24 16:49 - 匿名用户

- 状态 从 新建 变更为 转测试
- 指派给 从 匿名用户 变更为 周立伟

#4 - 2024-12-25 09:30 - 周立伟

- 指派给 从 周立伟 变更为 王旭初

已落入16P_T1版本。

#5 - 2025-01-21 10:04 - 王旭初

- 状态 从 转测试 变更为 已解决
- 指派给 已删除 (王旭初)

最新16P版本测试已经ok，问题已解决