

OC-UE测试，采到接收42个时隙数据不正确，把平台中断0使用时隙号(源于时隙偏移中断)加1后，接收正确

2025-01-03 17:50 - 杨晋

状态:	已解决	开始日期:	2025-01-03
优先级:	普通	计划完成日期:	
指派给:	杨晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			
mtimer_ape_slot_callback(时隙偏移中断)内维护的时隙号，写入共享内存，CP平台在中断0中从内存读取时隙号。			
测试用例3.2：			
0 1 2 3 4 5 6 7 8 9			
OM_SdMu Blank OM_SdMu Blank OM_SdMu Blank OM_SdMu DD_Slave OM_MdSu OM_MdSu			
OC-UE接收数据不正确。			
把平台读到的时隙号加1，接收数据正确。			

历史记录

#1 - 2025-01-03 17:50 - 杨晋

- 状态从新建变更为进行中

#2 - 2025-01-06 11:16 - 杨晋

测试IRN节点，把前述“平台读到的时隙号加1”去掉，测试用例2.1常收模式，正弦波是正常的。

用例2.3：DSUUUDSUU

U，S时隙存到乒乓中的乒乓（第二片）内存。测试时，搬移后的42时隙中，每10个时隙中有一个时隙分析是异常的，就是第二个5ms中的S时隙，波形应该是前一个D时隙的，但看数据是本S时隙的。需要分析phy启动读dma任务的时间点

#3 - 2025-01-13 12:10 - 杨晋

分析IRN节点平台写S时隙内存完成的时间短，6个符号的时间。如果物理层读完内存时间的时间晚于S时隙，会出现这个现象，需要进一步证实

#4 - 2025-01-16 17:28 - 杨晋

- 文件Snipaste11.png已添加

- 文件Snipaste22.png已添加

- 文件Snipaste33.png已添加

#5 - 2025-01-20 10:25 - 杨晋

OC-UE把平台中断0中使用的时隙号(源于时隙偏移中断)不加1后，接收也正确，之前是测试接收乒乓地址反了。

#6 - 2025-01-20 11:43 - 杨晋

- 主题从OC-UE测试，采到接收42个时隙数据不正确，把平台时隙号(源于时隙偏移中断)加1后，接收正确变更为OC-UE测试，采到接收42个时隙数据不正确，把平台中断0使用时隙号(源于时隙偏移中断)加1后，接收正确

#7 - 2025-01-20 14:02 - 杨晋

- 优先级从高变更为普通

#8 - 2025-01-23 19:35 - 杨晋

- 状态从进行中变更为转测试

修改点：oc-ue接收乒乓地址

#9 - 2025-03-07 14:28 - 杨晋

- 状态从转测试变更为已解决

文件

Snipaste11.png	142 KB	2025-01-16	杨 晋
Snipaste22.png	128 KB	2025-01-16	杨 晋
Snipaste33.png	77 KB	2025-01-16	杨 晋