

FirstCall - 错误 #2653

打桩DMA搬时域数据导致板子异常

2025-01-03 19:45 - 白 瑞朋

|                                                                                                                                                                                            |      |         |            |
|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|------|---------|------------|
| 状态:                                                                                                                                                                                        | 已解决  | 开始日期:   | 2025-01-03 |
| 优先级:                                                                                                                                                                                       | 普通   | 计划完成日期: |            |
| 指派给:                                                                                                                                                                                       | 白 瑞朋 | % 完成:   | 0%         |
| 类别:                                                                                                                                                                                        |      | 预期时间:   | 0.00 小时    |
| 目标版本:                                                                                                                                                                                      |      | 耗时:     | 0.00 小时    |
| 描述                                                                                                                                                                                         |      |         |            |
| 打桩数据从DDR搬到DDR，会导致板子跑死。                                                                                                                                                                     |      |         |            |
| ape_cs_dma_1D_G2L_ch0ch1_transfer((uint64_t)phycfg_data_addr, (uint64_t)(g_phy_cell_cfg.nr_tasks_inf_ptr->nr_cell_rx2_addr), (uint32_t)phycfg_data_len, (uint8_t)DMA_TAG_G2G, (uint8_t)1); |      |         |            |

历史记录

- #1 - 2025-01-03 19:46 - 白 瑞朋
- 主题 从 DMA搬数导致板子跑死 变更为 打桩DMA搬数导致板子跑死
- #2 - 2025-01-07 12:25 - 白 瑞朋
- [20250105]
- 走读代码，未发现DMA语法错误。且SL也支持DDR->DDR DMA搬移操作。
- 后续打桩代码考虑用memcpy\_ext代替DMA搬移。
- #3 - 2025-01-07 12:26 - 白 瑞朋
- memcpy\_ext(g\_phy\_cell\_cfg.nr\_tasks\_inf\_ptr->nr\_cell\_rx2\_addr, phycfg\_data\_addr, phycfg\_data\_len);
- #4 - 2025-01-07 14:04 - 白 瑞朋
- 1个slot打桩数据，长度61440\*4=245.76KB,没有超buffer范围；排除数据长度异常导致问题。
- #5 - 2025-01-07 14:04 - 白 瑞朋
- 状态 从 新建 变更为 进行中
- #6 - 2025-01-08 18:25 - 白 瑞朋
- 状态 从 进行中 变更为 挂起
- #7 - 2025-01-08 18:54 - 白 瑞朋
- 状态 从 挂起 变更为 进行中
- #8 - 2025-01-08 18:55 - 白 瑞朋
- 主题 从 打桩DMA搬数导致板子跑死 变更为 打桩DMA搬时域数据导致板子异常
- #9 - 2025-01-10 09:20 - 白 瑞朋
- 状态 从 进行中 变更为 挂起
- #10 - 2025-01-14 14:35 - 白 瑞朋
- 状态 从 挂起 变更为 进行中
- 更换打桩方式。
- #11 - 2025-01-14 14:35 - 白 瑞朋
- 状态 从 进行中 变更为 已解决