

### 3.0基站产品测试 - 错误 #2748

10ue测试场景，下行调度，tti当前只能小于等于3，才能稳定，若配置大于3，刚下行灌包，du的work0和work1的CPU都掉0，导致整个进程都卡住

2025-01-24 09:25 - 王旭初

状态:	转测试	开始日期:	2025-01-24
优先级:	高	计划完成日期:	
指派给:	王旭初	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	目标解决问题版本:	Rel_3.0.1
发现问题版本:	Rel_3.0.0		

#### 描述

du定位中

#### 历史记录

#1 - 2025-01-24 09:27 - 王旭初

- 主题从10ue测试场景，下行调度，tti当前只能小于等于3，才能稳定，若配置大于3，刚下行灌包就du就发生挂死变更为10ue测试场景，下行调度，tti当前只能小于等于3，才能稳定，若配置大于3，刚下行灌包，du的work0和work1的CPU都掉0，导致整个进程都卡住

#2 - 2025-02-06 17:03 - 魏幸幸

此问题表现为，配置下行tti调度用户数为3没问题，配置为4有问题。

有问题的时候，其实在某个D上调度了5个下行DCI，一个SIB1的和4个普通UE的。

有问题原因在于：FAPI适配的时候为了简单，咱们采用了结构一(结构一的弊端是coreset pdu

占用内存很大，当用户数多的时候会导内存越界)，而思朗期望结构二。

结构一：coreset0\_pdu sib1\_dci + coreset1\_pdu ue1\_dci + coreset1\_pdu ue2\_dci + coreset1\_pdu ue3\_dci + coreset1\_pdu ue4\_dci

结构二：coreset0\_pdu sib1\_dci + coreset1\_pdu ue1\_dci ue2\_dci ue3\_dci ue4\_dci

(思朗的接口一个coreset pdu后面最多可以挂60个dci，如果是同一个coreset,思朗期望挂在同一个pdu下，而不是一个dci一个pdu)

此问题在2.0上不存在。

#3 - 2025-02-06 17:34 - 魏幸幸

- 状态从新建变更为转测试

- 指派给从魏幸幸变更为王旭初

#4 - 2025-02-14 09:10 - 魏幸幸

- 发现问题版本被设置为Rel\_3.0.0

- 目标解决问题版本被设置为Rel\_3.0.1

- 问题归属DU已添加