

eCPRI - 错误 #288

修改正确TTI后，DU环回，FPGA收到小于10包数据后就没数了

2020-12-24 10:15 - 高峰

状态:	已关闭	开始日期:	2020-12-24
优先级:	高	计划完成日期:	
指派给:	杨晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			

历史记录

#1 - 2020-12-24 15:06 - 杨晋

- 主题从 修改正确TTI后，DU环回下无CRC 变更为 修改正确TTI后，DU环回下FPGA收到10包以下数据后就没数了

经查看调测，发现fpga有bad\_tlp\_flag异常统计，且tti产生异常（发数符号tti异常），修改后，可以收到数据且CRC正确。（测试10分钟）

#2 - 2020-12-24 15:07 - 杨晋

- 主题从 修改正确TTI后，DU环回下FPGA收到10包以下数据后就没数了 变更为 修改正确TTI后，DU环回，FPGA收到小于10包数据后就没数了

#3 - 2020-12-24 15:15 - 杨晋

- 状态从 新建 变更为 已解决

#4 - 2021-01-25 10:38 - 高峰

- 状态从 已解决 变更为 已关闭